Buffrar, utgående trafik

Switcharna har buffrar för att kunna hantera trafik som direkt inte kan skyfflas ut på ett interface. Kommer det exempelvis trafik på ett 10Gbit/s-interface till ett 1Gbit/s-interface kan problem uppstå, då ser man följande i loggen:

`%TAHUSD-SLOT1-4-BUFFER_THRESHOLD_EXCEEDED: Module 1 Instance 0 Pool-group buffer 90 percent threshold is exceeded! Pl`
`ease see http://cisco.com/go/n9k-tahusd-buffer for more information`

Trafik som slängs pga fulla buffrar syns som en output discard:

```
C9348GC-FXP# show int eth 1/21 | include discard
    0 input with dribble 0 input discard
    0 lost carrier 0 no carrier 0 babble 22136689 output discard
```

Vad för typ av trafik (unicast/multicast) som slängs går att verifiera:

```
C9348GC-FXP# show queuing interface ethernet 1/21

slot  1
=======



Egress Queuing for Ethernet1/21 [System]
------------------------------------------------------------------------------
QoS-Group# Bandwidth%% PrioLevel            Shape              QLimit
                       Min        Max       Units
------------------------------------------------------------------------------
    7          -       1        -         -    -         9(D)
    6          0       -        -         -    -         9(D)
    5          0       -        -         -    -         9(D)
    4          0       -        -         -    -         9(D)
    3          0       -        -         -    -         9(D)
    2          0       -        -         -    -         9(D)
    1          0       -        -         -    -         9(D)
    0        100       -        -         -    -         9(D)
+-------------------------------------------------------------+
```

```
|                        QOS GROUP 0                 |
+----------------------------------------------------+
|                       |  Unicast       |Multicast       |
+----------------------------------------------------+
|                Tx Pkts |             0|      846136044|
|                Tx Byts |             0|    190541523833|
| WRED/AFD & Tail Drop Pkts |             0|       22157259|
| WRED/AFD & Tail Drop Byts |             0|       86338207|
|             Q Depth Byts |             0|             0|
|      WD & Tail Drop Pkts |             0|       22157259|
```

Om det finns olika delar av ASIC att dela upp trafiken på, dvs flytta portar mellan olika slice:ar, går att kontrollera med `show interface hardware-mappings`.

Revision #2
Created 17 April 2026 10:25:48 by Jehrlander
Updated 17 April 2026 10:30:51 by Jehrlander